

2022 年 FPGA 创新设计竞赛选题指南

——AMD Xilinx

一、参赛平台要求

本科生组:

限定主控芯片只能使用逻辑资源不超过 XC7A50T 的 Artix7/Spartan7 系列器件 (<53K Logic Cell)，或者资源不超过 Zynq UltraScale+ ZU3 的 Zynq7000 或 Zynq UltraScale+ 系列器件 (<154K Logic Cell)。

研究生组:

主控芯片采用 Xilinx 全系列产品包括云平台的作品均可。

二、选题要求

- ✓ 对作品选题无限制，鼓励创新，所有选题请明确 FPGA 资源使用情况。
- ✓ 有任何疑问，欢迎邮件咨询：xup_china@amd.com

三、平台借用

AMD Xilinx 将提供从 Spartan7 纯逻辑到 Zynq 软硬协同直至 AI 专项和加速卡等各类开发平台，所有需要借用平台的队伍在报名后请关注 9 月的培训活动，活动中将详细介绍各类板卡的特点和用途以及获得板卡借用的条件。具体板卡名称如下（包括但不限于）

Boolean, PYNQ-Z2, Ultra96, KV260, Alveo U50

注：未获得大赛官方平台借用不代表失去参赛资格，可以选择自备或其他借用渠道

四、竞赛技术支持

为帮助同学们解决竞赛过程中遇见的问题，可通过以下渠道交流，推荐到 Xilinx 中文技术论坛寻求专业的解答。

1.培训和活动通知：QQ 交流群 659308293



2.技术问题：Xilinx 中文技术论坛

中文技术论坛是 Xilinx 公司面向广大开发者的技术交流平台，当开发中遇到问题时，我们经常在中文论坛历史讨论中就可以找到大多数问题的答案，Xilinx 中文论坛也是 Xilinx 官方推荐技术交流渠道。

<https://forums.xilinx.com/cn>

3.其他问题咨询: xup_china@amd.com

五、技术资源介绍

为便于同学们快速找到学习资源，这里对常用资源做了一个简单的归纳。

1.官方 Github-大量开源项目和参考设计可供参考

<https://github.com/xilinx>

2.AI 资源 – 提供边缘与云端 AI 解决方案

<https://www.xilinx.com/products/design-tools/vitis/vitis-ai.html>

3.Vitis HLS 开源库

<https://www.xilinx.com/products/design-tools/vitis/vitis-libraries.html>

4.PYNQ 开源社区 - 获取学习资料和参考项目



 微信搜一搜

 PYNQ开源社区